

Ejercicio 21:

21) Asumire que para cada registro su señal de load viene load_registro, los registros de entrada a la ALU los llamare A y B, el de resultado restringido S y los entornos de read vienen tambien read_registro. A su vez, asumire que todos los entornos comienzan con valor 0 (lo cual incluye a clk) y que la entrada clk es igual para todos los registros.

